

Heinz Rebholz



Leistungselektronik und elektrische Antriebstechnik

Sprechstunde: Während der vorlesungsfreien Zeit nach Absprache

Alternativ erreichen Sie mich via Skype: heinz.rebholz

E-Mail: heinz.rebholz@htwg-konstanz.de

Tel: +49 (0) 7531 / 206-220

Raum: A 230

Hochschule Konstanz

78462 Konstanz

Alfred-Wachtel Str. 8

- [Abschlussarbeiten / Praktika](#)
- [Course A Power Electronics](#)
- [DIYPowerPCB](#)
- [EMV-Labor - Versuchsbeschreibung](#)
- [Skript zur Vorlesung EMV](#)
- [Short Time FFT \(Kurzzeit FFT\)](#)
- [Übungsaufgabe zur Vorlesung Elektrische Antriebe](#)

- [Versuch A: Motorprüfstand Gleichstrommaschine](#)
 - [Versuch B: Motorprüfstand BLDC](#)
 - [Solar Tracker](#)
 - [Studentische Projekte](#)
-

Aktuelles

ASP zu Besuch in der Vorlesung Leistungselektronische Systeme

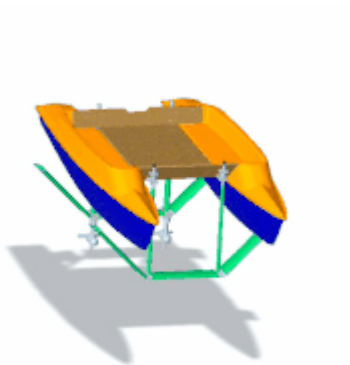


Im November durften wir Hr. Blaser und Hr. Forrisi in der Vorlesung Leistungselektronische Systeme begrüßen, die uns viele Hinweise zu Schaltungsvarianten und Bauelementen für eine zuverlässige Funktion im All gaben. Da ein Satellit nicht einfach repariert und gewartet werden kann, eine besondere Herausforderung an die Zuverlässigkeit. Vielen Dank an ASP für den interessanten

Vortrag!

Unser Katamaran sieht langsam nach einem echten Tragflügelboot aus

....



Den ganzen Sommer über haben unsere Kollegen aus der Fakultät Maschinenbau konstruiert und Berechnungen durchgeführt zum Aufbau der neuen Tragflügelstruktur die aus unserem Katamaran endlich ein echtes Tragflügelboot machen sollen. Die Werkstatt hat bereits auch schon einen großen Teil der Flügel angefertigt. In der Fakultät haben wir in der Zwischenzeit neben einer Joysticklösung zur Ansteuerung der beiden Motoren ein Erfassungssystem aufgebaut zur kontinuierlichen Zustandsüberwachung des Bootes (Höhensensoren, Gyroskop, Leistungsmessung, Position,). Unser Ziel ist es natürlich die Berechnungen zum Strömungswiderstand und der Lift-Off Geschwindigkeit mit einer Testfahrt schnellstmöglich zu überprüfen. Vermutlich wird es dieses Semester wetterbedingt nichts mehr mit der ersten Testfahrt ...



... aber der nächste Frühling kommt bestimmt

Recherchearbeit zu den Bordnetzen moderner Kraftfahrzeuge



Die Studierenden der Vorlesung „Bordnetze moderner Kraftfahrzeuge“ haben über das gesamte Semester recherchiert mit welchen Lösungen die Fahrzeughersteller versuchen die geltenden CO2 Grenzwerte einzuhalten. Aktuell zeichnet sich dabei bei vielen Herstellern der Weg ab, dass mit Hilfe von Mild-Hybrid Systemen ein sanfter Übergang in die Elektromobilität gewählt wird. Dabei

unterstützt ein 48V Bordnetz den Verbrennungsmotor und hilft so ca. 15-20% CO2 einzusparen.

Neben den Fahrzeugherstellern haben die Teilnehmer sich auch die Komponenten, wie zum Beispiel ein Riemenstartergenerator, im Detail angeschaut oder die regulatorischen Gegebenheiten mit der EC R100. Die Rechercheergebnisse zum Download:

[48v_rsg_systeme.pdf](#)

[uebersicht_ece_r_100.pdf](#)

[loesungen_von_bosch_fuer_co2-reduktion.pdf](#)

[status_bmw.pdf](#)

status_daimler.pdf

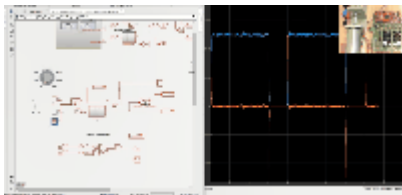
status_renault.pdf

status_vw.pdf

status_toyota.pdf

weltweiteco2grenzwerte.pdf

Simulink Embedded Coder



Matlab Simulink bietet mit dem Embedded Coder die Möglichkeit die Programmierung von Mikrocontrollern komfortabel grafisch umzusetzen. Wir werden zukünftig die Möglichkeit nutzen für unsere Projekte in der Vorlesung Leistungselektronik und den Motorprüfständen zur Laborübung

elektrische Antriebe. Im [Video](#) zeige ich die Möglichkeiten der Toolkette anhand einer Regelung eines Gleichstrommotors zusammen mit den grundlegenden Einstellungen.

Mit einem Klick auf das Bild erhält man einen ersten Eindruck in der animierten Grafik.

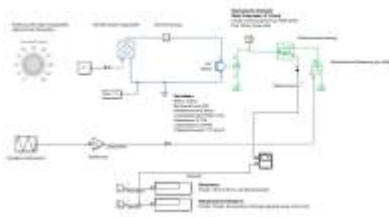
Online-Vorlesung

Ab dem Sommersemester 2019 ist die Vorlesungen EMV als Online-Skript mit Vorlesungsvideos verfügbar.

[Skript zur Vorlesung EMV](#)

Ein Großteil der Vorlesung Leistungselektronik ist ab sofort als Videosequenz auf Youtube verfügbar:

[Playlist Leistungselektronik](#)



Ab dem Sommersemester 2020 startet für die Studiengänge EIB, MEP, und MEK der erste Selbstlernversuch mit Matlab Simulink. Das Ziel der Übung ist es für die Gleichstrommaschine mit Hilfe einer Simulation die Drehzahl-Drehmomentkennlinie zu erstellen für alle Quadranten. Ab dem Wintersemester steht dann der äquivalenten Hardwareaufbau als

praktische Übung zur Verfügung. [Übungsaufgabe zur Vorlesung Elektrische Antriebe](#)



Martin Winkler (Leiter R&D) und Constanze Raichle von MinebeaMitsumi stellen uns die Funktionsweise von BLDC Motoren in der Vorlesung elektrische Antriebe vor. BLDC Motoren sind aus unserem täglichen Leben nicht mehr wegzudenken und haben bürstenbehaftete Maschinen in vielen Applicationen verdrängt. Hr. Winkler veranschaulicht die Funktionsweise, Aufbau und Einsatz der Maschinen.



Aktuelle Stellenausschreibung für ein Praktikum im EMV-Labor der Porsche Engineering.

Hersteller- und/oder Markenname, das theoretische Hintergrundwissen und praktische Erfahrungen in einem entsprechenden, wissenschaftlichen Internetauftritt zu erhalten. (Porsche Engineering) (Porsche Engineering)

Praktikum (m/w/d) im Bereich Elektrik, Entwicklung EMV

pe-2140.pdf

Neues Softwaretool in der Leistungselektronik



Mit PROTEUS haben wir ein neues Simulationstool mit dem es möglich ist analoge Schaltungen zusammen mit Mikrocontroller zu simulieren.

Das Programm beinhaltet verschiedene Compiler womit der C-Code in der Gesamtschaltung vor dem Aufbau getestet

werden kann.

Für uns stehen die Controller der Atmel Familie und Arduino Boards zur Verfügung.

Das Beispiel zeigt die Simulation einer aktiven PFC-Stufe (Power- Factor Correction) wie wir sie in der Vorlesung PFC simulieren und aufbauen.

Zur Darstellung des animierten Gif bitte anklicken.

Innovationen in der Hochschullehre: Projektlabor Leistungselektronik



STIFTERVERBAND

Ab dem Sommersemester 2018 startet das Projektlabor Leistungselektronik. Die bisherige Struktur der Vorlesung als Vortragseinheit

und anschließender Rechenübung wird

aufgebrochen in einen projektbezogenen

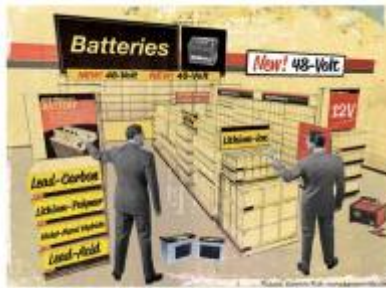
Inhalt und einen praktischen Anteil im Labor.

Die Leistungselektronik soll so „begreifbar“, sowie die Entwicklungsprozesse wie sie im Berufenleben stattfindet besser abgebildet werden.

Das Fellowships Programm des Stifterverband für die deutsche Wissenschaft unterstützt das Labor Leistungselektronik finanziell mit neuer Ausstattung, Software und Hardware zur Realisierung studentischer Projekte. Weitere Infos zum Projektlabor sind zu finden unter:

[Stifterverband für die Deutsche Wissenschaft e.V.](https://www.stifterverband.org/deutsche-wissenschaft)

48V Seminar



48V Bordnetze in modernen Kraftfahrzeugen ermöglichen neben einer signifikanten CO2 Reduktion den Einsatz von elektronischen Hochstromverbrauchern. Funktionen die bisher nur mechanisch darstellbar waren lassen sich mit erhöhter Leistung und Zuverlässigkeit als elektrische Nebenaggregate ins Fahrzeug integrieren. Neben der mittlerweile hohen Verfügbarkeit an Komponenten benötigt das 48V Bordnetz

im Vergleich zu Hochvoltssystemen nur geringe Sicherheitsmaßnahmen wodurch eine schnelle und unkomplizierte Integration in die Fahrzeugumgebung möglich ist.

[Haus der Technik e.V](#)

Impedanzanalysator



Das Labor für Leistungselektronik bzw. elektromagnetische Verträglichkeit (EMV) hat jüngst ein neues Messgerät erhalten, mit welchem sich das frequenzabhängige Verhalten passiver Bauelemente exakt bestimmen lässt.

Für die Auslegung und Simulation hocheffizienter elektrischer Wandlerysteme ist es unerlässlich das reale Verhalten der verwendeten Bauteile zu berücksichtigen.

Die Impedanzanalyse eröffnet uns damit neue Möglichkeiten in den Kernthemen der Elektro- und Informationstechnik, insbesondere in den Bereichen Energieversorgung und Elektromobilität.

Rechtlicher Hinweis:

Für den Inhalt der Seiten, die von dieser Seite(n) aus per Link erreichbar sind, sind die jeweiligen Betreiber / Verfasser selbst verantwortlich und haftbar. Von etwaigen illegalen, persönlichkeitsverletzenden, moralisch-ethisch oder in sonstiger Weise anstößigen Inhalten distanzieren ich mich ausdrücklich.

[datenschutzerklaerung.pdf](#)